1. Основные узлы электронной вычислительной машины (компьютера): процессор, память, устройства ввода-вывода.
2. Классическая и шинная архитектура связей.
3. Классификация архитектур по способам расположения команд и данных.
4. Особенности Принстонской архитектуры.
5. Особенности Гарвардской архитектуры.
6. Классификация архитектур по месту хранения операндов: аккумуляторная, стековая, регистровая, регистровая с выделенным доступом к памяти.
7. Принцип двоичного кодирования.
8. Принцип программного управления.
9. Принцип однородности памяти.
10. Принцип адресности.
11. Понятие системы команд процессора.
12. Архитектуры системы команд процессора. CISC-архитектура.
13. Архитектуры системы команд процессора. RISC-архитектура.
14. Группы команд системы команд процессора.
15. Форматы команд.
16. Классификация способов адресации.
17. Непосредственная адресация.
18. Прямая адресация.
19. Косвенная адресация.
20. Относительная адресация.
21. Регистровая адресация.
22. Основные функциональные узлы операционных устройств процессора. Регистры. Назначение, принципы функционирования.
23. Основные функциональные узлы операционных устройств процессора. Сумматоры. Назначение, принципы функционирования.
24. Арифметико-логическое устройство процессора.